PATENT ABSTRACTS OF JAPAN

(11)Publication number:

08-070455

(43) Date of publication of application: 12.03.1996

(51)Int.CI.

HO4N 7/30 HO4N 1/41

(21)Application number : 06-204086

(71)Applicant : NEC CORP

(22)Date of filing:

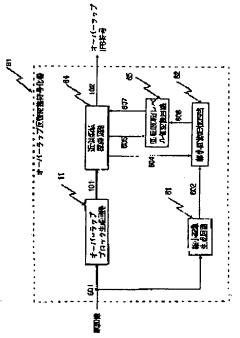
30.08.1994

(72)Inventor: YAMADA AKIO

(54) REPEATED CONVERSION ENCODER/DECODER FOR IMAGE USING AREA EXPANSION

(57)Abstract:

PURPOSE: To obtain a smooth reproduced image by providing a means generating a block being the unit of encoding so as to be overlapped with an adjacent one so as to reduce block distortion in repeated conversion. CONSTITUTION: An original image 601 is divided to plural overlap searching blocks 101 by an overlap block generation circuit 11 to generate the searching blocks 101 so as to be overlapped each other with an adjacent block. At the same time, the original image 601 is reduced by a reduced image generation circuit 61 and the reduced image 602 is stored in a reduced image storing circuit 62. In the divided overlap searching block 101, an approximating area which approximate to it is searched by an approximate area searching circuit 64. Then, the pair of approximate area position information 604 and a conversion parameter 605 capable of approximating the overlap searching blocks 101 most satisfactorily is searched by overall search, to output an overlap IFS code 102.



LEGAL STATUS

[Date of request for examination]

30.08.1994

[Date of sending the examiner's decision of

rejection]

Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

2947085

[Date of registration]

02.07.1999

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平8-70455

(43)公開日 平成8年(1996)3月12日

| 技術表示箇所 | | FI | 庁内整理番号 | 識別記号 | | (51) Int.Cl. ⁶ |
|--------|----------------|------|--------|------|------|---------------------------|
| | | | | | 7/30 | H04N |
| _ | 5 / 100 | | | В | 1/41 | |
| 7. | 7/ 133 | H04N | | | | |

審査請求 有 請求項の数5 OL (全 10 頁)

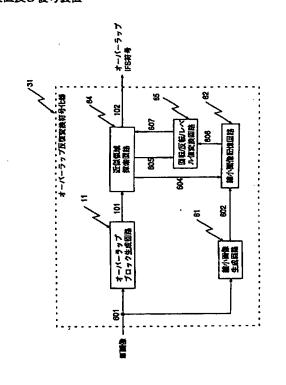
| (21)出願番号 | 特願平6-204086 | (71) 出顧人 | 000004237 |
|----------|-----------------|----------|-------------------------|
| (22)出顧日 | 平成6年(1994)8月30日 | (72)発明者 | 東京都港区芝五丁目7番1号 山田 昭雄 |
| | | | 東京都港区芝五丁目7番1号 日本電気株式会社内 |
| | | (74)代理人 | 弁理士 京本 直樹 (外2名) |

(54) 【発明の名称】 領域拡大を用いた画像の反復変換符号化装置及び復号装置

(57)【要約】

【目的】 ブロックを周辺の画像をも含むように拡大してお互いが重なり合うようにし、複数のブロックが重なりあった領域については重みづけ加算をすることによって、ブロック歪みの無い再生画像が得られる画像符号化復号装置を提供することにある。またあわせて、従来の反復変換方式と互換性のある符号化復号装置をも提供することも目的とする。

【構成】 従来の反復変換符号化器のブロック生成回路 にかえて、オーバーラップブロック生成回路 1 1 を用い ることによって構成されている。



【特許請求の範囲】

【請求項1】符号化の単位であるブロックを隣接したものと重なり合うように生成する手段を備えることを特徴とする領域拡大を用いた画像の反復変換符号化装置。

【請求項2】符号化を行うブロックと、探索候補として 得られた近似領域に、それぞれ同じ窓関数を乗じる手段 を備えることを特徴とする請求項1記載の領域拡大を用 いた画像の反復変換符号化装置。

【請求項3】反復変換符号に含まれる近似領域の位置情報を修正する手段を備えることを特徴とする請求項1又は2記載の領域拡大を用いた画像の反復変換符号化装置。

【請求項4】複写する近似領域に窓関数を乗じる手段を 備えることを特徴とする領域拡大を用いた画像の反復変 換復号装置。

【請求項5】符号に含まれる近似領域の位置情報を、その周辺をも含むように変換する手段を備えることを特徴とする請求項4記載の領域拡大を用いた画像の反復変換復号装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は画像の符号化方式に関するものである。

[0002]

【従来の技術】フラクタル理論を用いた符号化方式の一 つに、反復変換方式(IFS: Iterated Fu nction System)と呼ばれるものがある。 これは自分自身の縮小画像から良く似た部分を探しだ し、どこと似ているかという情報を符号化する方式であ り、反復変換の基本的な構成は、アーノード・E・ジャ ッキンによる文献「反復収縮画像変換によるフラクタル 理論に基づいた画像符号化」(Arnaud E. Ja cquin: "Image Coding Based on a Fractal Theory of I terated Contractive Image Transformations", IEEE Tr ansactions on image proce ssing, Vol. 1, No. 1, pp. 18-30) に示されている。ジャッキンの提案による反復変換 符号化器を図6に、反復変換復号器を図7に示す。

【0003】符号化は近似領域の全探索によって行われる。反復変換符号化器の仕組みを説明する。原画像601は、ブロック生成回路63で複数の探索ブロック603に分割される。ブロックはお互いに重なり合わないように設定されている。同時に原画像601は、縮小画像生成路61で縮小され、生成される縮小画像602を縮小画像記憶回路62に蓄える。縮小画像は原画像の複数の画素を平均してそれを一つの画素に置き換えることによって実現する。分割された探索ブロック603は、近似領域探索回路64にて、それと良く似た縮小画像中の

領域が探索される。縮小画像中のどの部分を抜き出すかという近似領域位置情報604が縮小画像記憶回路62に送られ、指定された領域である縮小画像中の指定領域606が取り出される。縮小画像中の指定領域606と、変換パラメータ605にしたがって、回転/反転が行われる。この結果得られる変換された縮小画像中の指定領域607は近似領域探索回路64に送られる。近似領域探索回路64に送られる。近似領域探索回路64は、種々の近似領域位置情報604との領域できる近似領域位置情報604とで変換パラメータ605を全探索によって探したし、近似領域によび変換パラメータ605を全探索によって探したし、近似領域情報604および変換パラメータ605からなる「FS符号608を出力する。

【0004】復号は、領域複写を繰り返すことによって 行う。反復変換復号器の仕組みを説明する。IFS符号 608はIFS符号蓄積回路71に記憶され、そこから 複数回数にわたって、シーケンシャルに1ブロック単位 で読み出される。IFS符号読み出し回路72は、各ブ ロックのIFSデータ701を読み出して来て、それを 領域の場所及び大きさからなる近似領域位置情報604 と変換パラメータ605に分ける。近似領域位置情報6 04は縮小画像記憶回路62に送られ縮小画像中の指定 領域606が取り出される。回転/反転/レベル値変換 回路65は、変換パラメータ605にもとづいて、縮小 画像中の指定領域606を変換し、変換された縮小画像 中の指定領域607を復号画像記憶回路73中の現在の 復号画像に加算により複写して記録する。IFS符号読 み出し回路72は全てのブロックの1FSデータを読み だしたら、読みだし終了通知702を複写制御回路74 に送る。複写制御回路74は、一連の複写処理を何回実 行したかを計測しており、予め指定された回数に達して いない場合には、再読みだし指令703を1FS読み出 し回路72に送り、これまでに述べた複写処理をもう一 度最初から実行させる。同時に、復号画像出力制御信号 704で再処理指令を送り、復号画像706を縮小画像 生成回路61への入力707側に接続する。縮小画像生 成回路61は、符号化器と同じ処理により縮小画像70 8を作り出し縮小画像記憶回路62の内容を更新する。 またこの時、画像消去信号705により復号画像記憶回 路73の内容を消去する。一方、複写処理が一定の回数 に達した場合には、複写制御回路74は復号画像出力制 御信号704で終了命令を送り、復号画像706を最終 出力画像709側に接続して、復号器の出力を得る。複 写回数の制御は、先に述べた予め定めた回数繰り返す方 式の外に、複写により復号画像の変化が生じなくなるま で繰り返す方式などが考えられる。

[0005]

【発明が解決しようとする課題】反復変換では、画像を 小ブロックに分割し、個々を独立に符号化および復号す るため、ブロックの境界における信号の連続性は保証されない。特に髙圧縮する場合には、隣接ブロックでの近似度の違いから、ブロックの形をした歪、いわゆるブロック歪が再生画像上に観察される。

【0006】本発明の目的は、反復変換におけるブロック歪を大幅に低減させ、なめらかな再生画像が得られる符号化及び復号装置を提供することにある。また、同時に従来の反復変換符号化復号方式と互換性を持ったオーパーラップ反復変換も合わせて提供する。

[0007]

【課題を解決するための手段】第1の発明の領域拡大を 用いた画像の反復変換符号化装置は、符号化の単位であ るブロックを隣接したものと重なり合うように生成する 手段を備えることを特徴とする。

【0008】第2の発明の領域拡大を用いた画像の反復変換符号化装置は、第1の発明において、符号化を行うブロックと、探索候補として得られた近似領域に、それぞれ同じ窓関数を乗じる手段を備えることを特徴とする。

【0009】第3の発明の領域拡大を用いた画像の反復 変換符号化装置は、第1又は第2の発明において、反復 変換符号に含まれる近似領域の位置情報を修正する手段 を備えることを特徴とする。

【0010】第4の発明の領域拡大を用いた画像の反復 変換復号装置は、複写する近似領域に窓関数を乗じる手 段を備えることを特徴とする。

【0011】第5の発明の領域拡大を用いた画像の反復変換復号装置は、第4の発明において、符号に含まれる近似領域の位置情報を、その周辺をも含むように変換する手段を備えることを特徴とする。

[0012]

【作用】ブロック歪は、隣接するブロックの境界におい て、画素値が連続的に変化しないことに起因している。 したがって、これを抑制するためには、画素値が境界付 近でなだらかに変化するような仕組みを実現すれば良 い。画素値の変化をなめらかにする手段の一つが互いに 重なり合ったブロック(オーバーラップブロック)の導 入である。隣接ブロックが互いに重なり合うようにし て、重なり合った部分については、両ブロックのデータ を重みづけ加算すれば、その部分は両ブロックの中間的 な性質を持つようになり、画素値の変化がなだらかにな る。それぞれのブロックの画素値に対する重みづけ係数 は、それらの和が1になるようにすれば任意の値で構わ ないが、それぞれのブロックの中心から離れるにしたが って次第に減衰するように設定した方が、よりなめらか な再生画像が得られる。ブロックもしくは領域に重みづ けを行う操作は、その部分に重みづけ係数で構成される 窓関数を乗ずることによって実現される。

【0013】オーパーラップIFS符号は、復号器で複写を繰り返し行うために、各ブロックが縮小画像中のど

の部分と似通っているかという近似領域の位置情報を含 んでいる。オーパーラップIFS符号では、各ブロック は互いに重なり合うように配置されているため、オーバ 一ラップIFS符号が従来の反復変換復号器に入力され ると、ブロックが重なり合っている部分で、画像が正常 に復号されない。従来の反復変換符号化器とオーバーラ ップ反復変換符号化器が混在しても、復号器に応じて適 切にかつ正常に復号させるためには、近似領域の位置情 報を、オーバーラップしていない従来のものと同じ形に すれば良い。すなわち、中心部のみを指し示すように符 号化器の最終段で修正し、オーバーラップ反復変換復号 器では最初にそれをオーバーラップさせた場合の情報に 変換すれば、従来の反復変換復号器なら従来の復号画像 を、オーバーラップ反復変換復号器ではブロック歪のな い復号画像を正常に復号できる互換性のある方式を構築 できる。

[0014]

【実施例】第1の発明の実施例を図1を用いて説明する。図1は、第1の発明の一実施例である。この装置は、入力として与えられる原画像601から、オーバーラップ IFS符号102を生成するもので、従来の符号化器である図6におけるブロック生成回路の代りに、オーバーラップブロック生成回路11を含んで構成されている。

【〇〇15】本実施例の動作を説明する。

【〇〇16】原画像6〇1は、オーバーラップブロック 生成回路11で複数のオーパーラップ探索ブロック10 1に分割される。この時、隣接するブロックとの間でお 互いが重なり合うようにオーバーラップ探索ブロック 1 01を生成する。同時に原画像601は、縮小画像生成 路61で縮小され、生成される縮小画像602を縮小画 像記憶回路62に蓄える。縮小画像602は原画像60 1の複数の画素を平均してそれを一つの画素に置き換え ることによって実現する。また、低域通過フィルタリン グとサブサンプリングによって生成しても良い。分割さ れたオーバーラップ探索ブロック101は、近似領域探 素回路64にてそれと良く似た近似領域が探索される。 縮小画像602中のどの部分を抜き出すかという近似領 域位置情報604が縮小画像記憶回路62に送られ、指 定された領域である縮小画像中の指定領域606が取り 出される。回転/反転/レベル値変換回路65では、近 似領域探索回路64から送られてくる変換パラメータ6 05にもとづき、縮小画像中の指定領域606に変換を 施し、変換された縮小画像中の指定領域607を近似領 域探索回路64に送る。近似領域探索回路64は、種々 の近似領域位置情報604および変換パラメータ605 から、もっとも良くオーバーラップ探索ブロック101 を近似できる近似領域位置情報604と変換パラメータ 605の組合せを全探索によって探しだし、近似領域情 報604および変換パラメータ605からなるオーバー

ラップ I F S 符号 1 0 2 を出力する。なお、近似領域探索回路 6 5 で行われる近似度の評価は、オーパーラップ探索ブロック 1 0 1 と変換された縮小画像中の指定領域 6 0 7 の差を用いて行う。平均 2 乗誤差もしくはその平方根が一般的であるが、差の絶対値和などを用いても良い。

【0017】図2は、第2の発明の一実施例である。この装置は、入力として与えられる原画像601から、オーバーラップIFS符号102を生成するもので、発明第1の符号化器である図1に加えて、オーバーラップ探索ブロックへの窓関数の乗算回路21と、変換された縮小画像中の近似領域への窓関数の乗算回路22を含んで構成されている。

【〇〇18】本実施例の動作を説明する。

【0019】本実施例では、第4の発明で行われる複数 の領域が重なった部分での重みづけ加算の影響を考慮し て、近似領域を決定するものである。このために、窓関 数の乗算回路21で、オーパーラップ探索ブロック10 1に窓関数を乗じて、その画素値を修正する。これによ って得られる重みづけられたオーバーラップ探索ブロッ ク201は近似領域探索回路64に送られる。同様に、 変換された縮小画像中の指定領域607にも同じ重みづ けを、窓関数の乗算回路22で窓関数を乗ずることによ って行い、重みづけおよび変換された縮小画像中の指定 領域202を近似領域探索回路64に送る。重みづけら れたオーパーラップ探索ブロック201と重みづけ及び 変換された縮小画像中の指定領域202の間で、第1の 発明の実施例で示したような近似度の評価を行う。近似 領域探索回路64に入る以前に両者に窓関数を乗ずるこ とによって、近似領域探索回路64が従来と全く同様に 動作すれば近似度評価に重みづけが導入される。符号化 器の他の部分は第1の発明の実施例と全く同一である。

【0020】図3は、第3の発明の一実施例である。本 装置は、第1の発明におけるオーバーラップ反復変換符 号化器31、もしくは第2の発明におけるオーバーラッ プ反復変換回路32と、位置情報修正回路33から構成 される。

【0021】本実施例の動作を説明する。

【0022】第1の発明におけるオーバーラップ反復変換符号化器31または、第2の発明におけるオーバーラップ反復変換符号化器32は、第1の発明の実施例および第2の発明の実施例で説明したようにオーバーラップ IFS符号102を生成する。オーバーラップ IFS符号102を生成する。オーバーラップ IFS符号102では、その中に含まれる近似領域の位置情報がお互いが重なるようになっており、これをそのまま従来の反復変換復号器に入力した場合、複数の領域が重なりあった部分で発散してしまい、正常な復号画像を得ることができない。そこで、位置情報修正回路33において、オーバーラップ IFS符号102中に含まれている近似領域の位置情報をお互いが重なり合わない用に修正

する。すなわち、第1の発明および第2の発明におけるオーパーラップブロック生成回路11で生成されるブロックの大きさにもとづいて生成されている近似領域の大きさをその中央部のみに限定するように修正する。同時にそれにあわせて、近似領域の場所も大きさを小さくした分だけ修正する。これによって、変換符号化器と互換性のある1FS符号609が生成される。

【0023】符号生成時にはオーバーラップをさせて近似領域探索を行うが、その符号は従来のものと同じ形式にすることによって、第5の発明におけるオーバーラップ反復変換復号器を使えばオーバーラップ反復変換の復号画像が、従来の反復変換符号化器を使えば従来の反復変換の復号画像が得られる。

【0024】図4は、第4の発明の一実施例である。本 装置は、第1の発明もしくは第2の発明の符号化装置の 出力であるオーパーラップ IFS符号102を入力とし て、最終出力画像709を得るもので、従来の反復変換 復号器に加えて、窓関数の乗算回路22を含んで構成さ れている。

【0025】本実施例の動作を説明する。

【0026】オーバーラップ IFS符号102は IFS 符号蓄積回路71に記憶され、そこから複数回数にわた って、シーケンシャルに1ブロック単位で読み出され る。IFS符号読み出し回路72は、各ブロックのIF Sデータフロ1を読み出して来て、それを領域の場所及 び大きさからなる近似領域位置情報604と変換パラメ 一タ605に分ける。近似領域位置情報604は縮小画 像記憶回路62に送られ縮小画像中の指定領域606が 取り出される。回転/反転/レベル値変換回路65は、 変換パラメータ605にもとづいて、縮小画像中の指定 領域606を変換し、変換された縮小画像中の指定領域 607を出力する。窓関数の乗算回路は、この変換され た縮小画像中の指定領域607の画素値に対して重みづ けを窓関数を乗ずることによって行い、重みづけ及び変 換された縮小画像中の指定領域202を復号画像記憶回 路73中の現在の復号画像に加算により複写して記録す る。あらかじめ窓関数により近似領域が重みづけられて いるため、それらを単純に加算することによって、複数 の近似領域が重なりあっている部分でも正常な復号画像 が得られる。IFS符号読み出し回路72は全てのブロ ックのIFSデータフロ1を読みだしたら、読みだし終 了通知702を複写制御回路74に送る。複写制御回路 74は、一連の複写処理を何回実行したかを計測してお り、予め指定された回数に達していない場合には、再読 みだし指令703をIFS読み出し回路72に送り、こ れまでに述べた複写処理をもう一度最初から実行させ る。同時に、復号画像出力制御信号704で再処理指令 を送り、復号画像706を縮小画像生成回路61への入 カ707側に接続する。縮小画像生成回路61は、符号 化器と同様に縮小画像708を作り出し、縮小画像記憶

回路62の内容を更新する。またこの時、画像消去信号705により復号画像記憶回路73の内容を消去する。一方、複写処理が一定の回数に達した場合には、複写制御回路74は復号画像出力制御信号704で終了命令を送り、復号画像706を最終出力画像709側に接続して、復号器の出力である最終出力画像709を得る。複写回数の制御は、先に述べた予め定めた回数繰り返す方式の外に、複写により復号画像の変化が生じなくなるまで繰り返す方式などが利用できる。

【0027】図5は、第5の発明の一実施例である。本 装置は、従来の反復変換または第3の発明の出力である IFS符号608を入力として最終出力画像709を得 るもので、第4の発明におけるオーパーラップ反復変換 復号器52に加えて、位置情報変換回路51を含んで構 成されている。

【0028】本実施例の動作を説明する。

【〇〇29】本発明は、従来方式もしくは第3の発明の 出力である、拡大されていない普通のブロック構造で生 成した!FS符号を用いて、領域の重ね合わせによりブ ロック歪低減を実現するものである。このために、IF S符号608中に含まれる近似領域の位置情報を、領域 の大きさを拡大することによってその周辺の画素をも含 むように変換する。また、位置情報中の近似領域の場所 もそれに合わせて修正する。このようにして、オーバー ラップ IFS符号102を作りだし、それを第4の発明 の実施例で示したオーバーラップ反復変換回路52で復 号する。この実施例は、第3の発明の実施例の符号化装 置と組み合わせる専用のオーバーラップ反復変換復号器 であるばかりでなく、従来の符号化器と組み合わせて、 復号側だけの処理でオーバーラップ反復変換にもとづく ブロック歪のない復号画像をえることができる復号器で もある。

[0030]

【発明の効果】第1の発明の符号化装置と、第4の発明の復号装置を用いれば、原画像を分割して作られる符号化単位であるブロックを、隣接したものどうしの間でお互いに重ね合わせ、それらを重みづけ加算した画像を生成することにより、ブロック歪が低減されたなめらかな復号画像を得ることができる。

【0031】第2の発明の符号化装置と、第4の発明の復号装置を用いれば、復号処理での重みづけ加算を考慮することにより、第1の発明と第4の発明の組合せより原画像に忠実な復号画像を得ることができる。

【0032】また、第3の発明の符号化装置を用いることにより、従来の反復変換復号器で復号すれば従来と全く同一の画像が得られる。また、第3の発明の符号化装置で生成した符号を第5の発明におけるオーパーラップ反復変換復号器で復号すればブロック歪の無いなめらかな再生画像が得られる。これにより従来方式の反復変換復号器とオーパーラップ反復変換復号器が混在した環境

でも使用可能な、従来の反復変換復号器と互換性のあるオーパーラップ反復変換符号化器を実現できる。

【0033】さらに、第5の発明の復号装置を用いることにより、従来の符号化器で符号化した IFS符号からでもブロック歪の無いなめらかな再生画像を得ることができ、従来の反復変換復号器と互換性のあるオーバーラップ反復変換復号器を実現できる。

【図面の簡単な説明】

【図1】第1の発明の一実施例を示すブロック図

【図2】第2の発明の一実施例を示すブロック図

【図3】第3の発明の一実施例を示すブロック図

【図4】第4の発明の一実施例を示すブロック図

【図5】第5の発明の一実施例を示すブロック図

【図6】従来の反復変換を用いた画像符号化方式の構成 を示すブロック図

【図7】従来の反復変換を用いた画像復号方式の構成を 示すブロック図

【符号の説明】

- 11 オーパーラップブロック生成回路
- 21 窓関数の乗算回路
- 22 窓関数の乗算回路
- 31 オーバーラップ反復変換符号化器
- 32 オーバーラップ反復変換符号化器
- 33 位置情報修正回路
- 51 位置情報変換回路
- 52 オーバーラップ反復変換復号器
- 61 縮小画像生成回路
- 62 縮小画像記憶回路
- 63 ブロック生成回路
- 6 4 近似領域探索回路
- 65 回転/反転/レベル値変換回路
- 71 IFS符号蓄積回路
- 72 IFS符号読み出し回路
- 73 復号画像記憶回路
- 74 複写制御回路
- 101 オーバーラップ探索ブロック
- 102 オーパーラップ IFS符号
- 201 重みづけられたオーパーラップ探索ブロック
- 202 重みづけ及び変換された縮小画像中の指定領域
- 601 原画像
- 602 縮小画像
- 603 探索ブロック
- 604 近似領域位置情報
- 605 変換パラメータ
- 606 縮小画像中の指定領域
- 607 変換された縮小画像中の指定領域
- 608 IFS符号
- 701 各ブロックの IFSデータ
- 702 読みだし終了通知
- 703 再読みだし指令

704 復号画像出力制御信号

705 画像消去信号

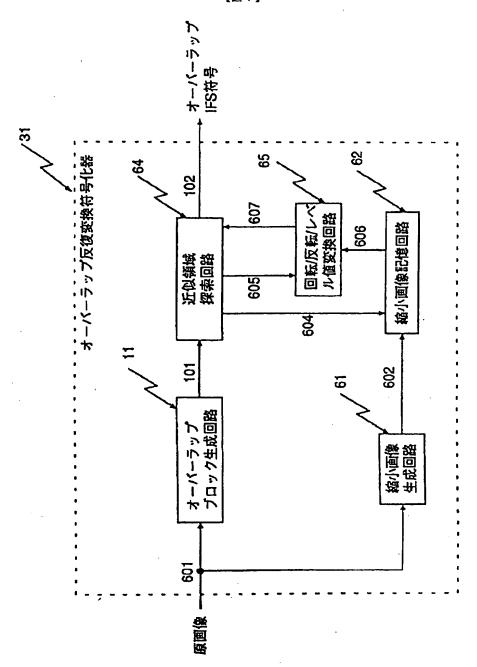
706 復号画像

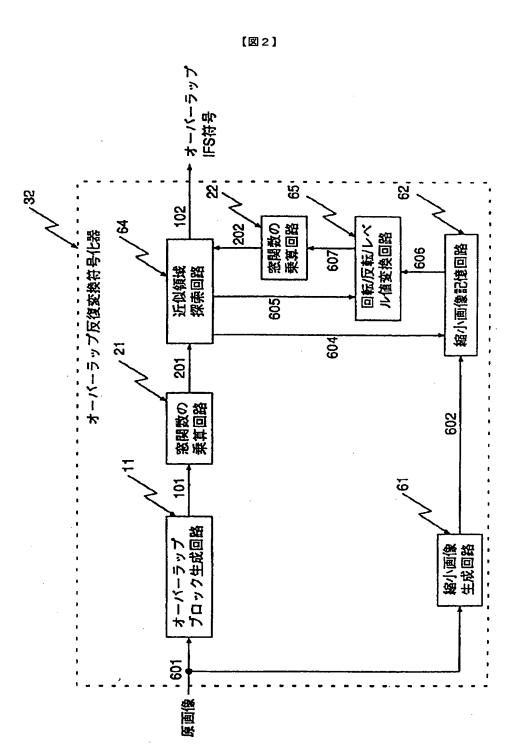
707 縮小画像生成回路への入力

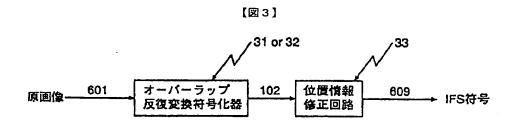
708 縮小画像

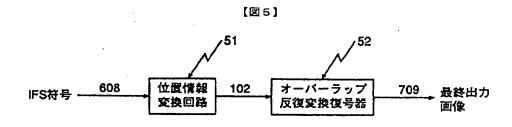
709 最終出力画像

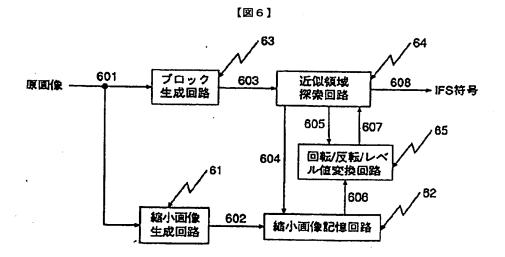
【図1】



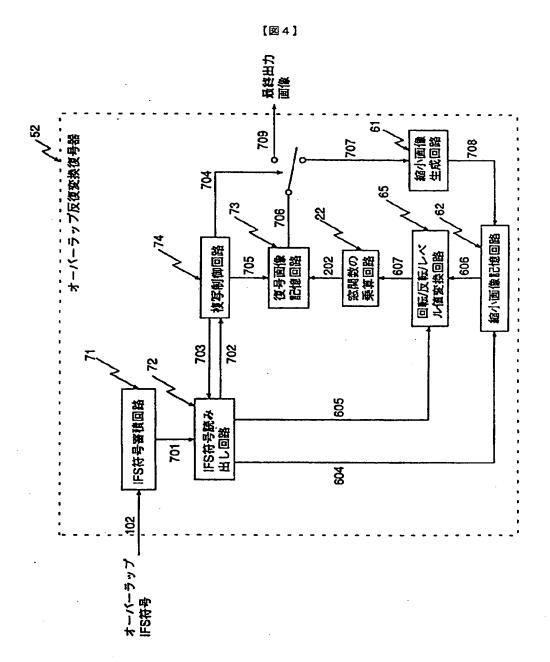








.



١٦

